

Empowered by Innovation

NEC

リアルタイムOSの高信頼性検証

(分析/設計編)

日本電気通信システム株式会社
大黒 ゆき子 長山 卓也 山下 映 内山 美佐子

独立行政法人 宇宙航空研究開発機構
石濱 直樹

目次

1. はじめに

2. リアルタイムOSの高信頼性検証ガイドラインの必要性

3. 分析と設計のガイドライン(動的検証用)の策定

4. 高信頼性検証内容の導出

5. 分析のための活動

6. 設計のための活動

7. ガイドラインの利用

8. おわりに

補足資料-A 分析ポイントの例

補足資料-B テストケース作成ポイントの例

補足資料-C 入力値指標の例

Page 2

© NEC Communication Systems Ltd.

Empowered by Innovation

NEC

1. はじめに

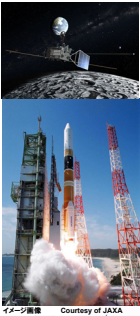
組込みソフトウェアは、**高機能化・大規模化**しており、**リアルタイムOSの需要**は、より高まっている。

また、宇宙機システムを含む、多くの組込みソフトウェアには、**高い信頼性や安全性**が求められる。

このような背景から、高信頼性を確保したリアルタイムOSが求められている。

我々は、リアルタイムOSの高信頼性を確保するための**検証ガイドライン**の検討を行っている。

今回は、リアルタイムOS検証ガイドラインの必要性、ガイドライン策定に係る活動、およびガイドラインの利用効果を紹介する。



イメージ提供 Courtesy of JAXA

JAXA
Japan Aerospace Exploration Agency

JAXA 宇宙航空研究開発機構

独立行政法人 宇宙航空研究開発機構の名称に由来する登録商標です。

Page 3

© NEC Communication Systems Ltd.

Empowered by Innovation

NEC

2. リアルタイムOSの高信頼性検証ガイドラインの必要性

ソフトウェア開発ガイドラインは存在するが、リアルタイムOSに特化したガイドラインが存在しない

- リアルタイムOSは、アプリケーションとは異なる下記の特徴をもつ。そのため、リアルタイムOSに特化した検証ガイドラインが必要である。

リアルタイムOSの主な特徴
(リアルタイムOSの特異性)

- ハードウェアに依存する部分を持つ
- 複数のタスクを管理する機能を持つ
- 時間を管理する機能を持つ
- 割込みを管理する機能を持つ

リアルタイムOSに特化した、「分析と設計のガイドライン(動的検証用)」の策定活動を、以降に紹介する。

リアルタイムOSの検証ガイドライン

計画とコントロール
のガイドライン

分析と設計
のガイドライン

実装と実行
のガイドライン

終了基準とレポート
のガイドライン

Page 4

© NEC Communication Systems Ltd.

Empowered by Innovation

NEC

1

Figure 1-1: Overview of the Design Process

The diagram illustrates the design process, starting with 'Plan (Goal Setting)' and 'Design', leading to 'Implementation and Deployment'. The 'Design' phase is detailed within a red box, showing the flow from 'Analysis Point Extraction' to 'Analysis Point', 'Test Case Creation Point Extraction', 'Test Case Creation Point', 'Importance Analysis', 'Test Case Design Guidelines', 'High Reliability Verification Content', and 'Technical/Consideration Clarification, Input/Output Indicator Determination'. Arrows indicate the flow and dependencies between these steps, with labels like '<Supplemental Material A>' and '<Supplemental Material C>'.

```

graph TD
    subgraph Design_Phase [Design Process]
        A[分析ポイントの抽出] -- "<補足資料-A>" --> B[分析ポイント]
        B -- "<補足資料-B>" --> C[テストケース作成ポイントの抽出]
        C -- "<補足資料-C>" --> D[テストケース作成ポイント]
        D --> E[重要度分析]
        E --> F[テストケース設計ガイドライン]
        G[各産業業標準調査] --> H[高信頼性検証内容]
        H --> B
        H --> I[技法・考え方の明確化、入力値指標の決定]
    end

    Plan[計画<br/>(目的設定)] --> A
    Plan --> B
    Plan --> C
    Plan --> D
    Plan --> E
    Plan --> F
    Plan --> G
    Plan --> H
    Plan --> I

    B --> Analysis[分析]
    C --> Design[設計]
    D --> Design
    E --> Design
    F --> Design
    G --> Design
    H --> Design
    I --> Design

    Design --> Implementation[実装と実行]

```

< 産業標準 >	
産業一般	JIS C 0508:IEC 6175-2 (準)
基準原典	General Principles of Software Validation Final Guidance for Industry and FDA Staff FDA/CDER/CECHD/CDRH/CDTO/CTD
電子技術規格	EC 62269 Edition 1
鉄道	DEF STAN 00-242/PART2, Issue 1
航空機整備	RITCADO-1785

➡

< 高信頼性検証内容 >	
テスト項目	評価テスト項目
要求事項	外部要求事項のテスト 内部要求事項のテスト
入力値	有効範囲のテスト、同様に負のテスト
システム構造	論理フロー / 異変入力源のテスト / O/S / ネットワーク / 権限レベルのテスト / フェイルセーフ
モジュール内構造	データ結合および制御結合の網羅的テスト 並列化されたテスト ソフトウェア・コンポーネント間のインターフェイス ハードウェアと機械的接続テスト
モジュール外構造	M/C のテスト 参照関係テスト 依存関係テスト ルーブリック (最小、最大、中間値) など
メモリ関連	メモリアドレスのテスト データの保持時間テスト メモリ解放のテスト
組込み / タイミング / 負荷	タイムアウトのテスト 過剰なシーケンスの最大組みあがり対テスト
特殊な観点	偽装テスト エラー検出テスト

※ JALTM：高信頼性検証委員会の検討結果より。

分析ポイントの抽出

- 検証の目的を元に分析ポイントを抽出し、明文化した。【補足資料-A参照】

分析ポイントの抽出にあたっては、特に以下に留意した。

- ✓ **多角的な観点**
- ✓ **リアルタイムOSの特性を考慮**

いろいろな角度、リアルタイムOSの特性を考慮した分析

過去エラッタ

外部要求事項 内部要求事項

設計思想 ソフト ハード

網羅性 命名 条件 MC/DC

＜分析ポイント（第一階層）＞

	単体テスト 詳細設計	統合テスト 基本設計 インタフェース 詳細込み 初期動作 異常処理 状態	システムテスト システム要求 詳細込み リリース 性能 デバッグバッチ 負荷 統合 異常処理
機能			
構造	計算式 分岐条件 ループ は真 条件	関数コール 関数間リンク	
データ	入出力パラメータ ポインタ グローバルデータ	アロケートメモリ ポインタ グローバルデータ	入出力パラメータ
特長な観点	コーディング規約 異常データ 開発環境	例外処理 BSP	異常 メモリ破壊

```

graph TD
    A[目的設定] --> B[分析ポイントの抽出]
    C[各種基準・標準調査] --> D[高信頼性確保方法]
    D --> E[分析ポイント]
    D --> F[技術・考え方の明確化、入力値範囲の決定]
    E --> G[テストケース作成ポイントの抽出]
    G --> H[テストケース作成ポイント]
    H --> I[重要度分析]
    I --> J[テストケース設計ガイドライン]
    F --> J
    J --> K[テストケース設計ガイドライン]
  
```

The flowchart illustrates the process of developing test case design guidelines. It starts with '目的設定' (Purpose Setting) leading to '分析ポイントの抽出' (Extraction of Analysis Points). Simultaneously, '各種基準・標準調査' (Investigation of Various Standards and Standards) leads to '高信頼性確保方法' (High Reliability Assurance Method). The '高信頼性確保方法' then informs both the '分析ポイント' (Analysis Points) and the '技術・考え方の明確化、入力値範囲の決定' (Clarification of Technology and Thinking, Determination of Input Value Range). The '分析ポイント' leads to 'テストケース作成ポイントの抽出' (Extraction of Test Case Creation Points), which then leads to 'テストケース作成ポイント' (Test Case Creation Points). These points are then analyzed for '重要度' (Importance) in the '重要度分析' (Importance Analysis) step, which leads to the final 'テストケース設計ガイドライン' (Test Case Design Guidelines). The '技術・考え方の明確化、入力値範囲の決定' also directly leads to the 'テストケース設計ガイドライン'.

補足資料-B テストケース作成ポイントの例

<テストケース作成ポイント例>				
No.	大項目	小項目	テストケース抽出ポイント	高信頼性検証要求の保証結果 (H2)
				詳細テスト項目 テスト項目
1	概観	詳細設計	詳細設計書を基に各関数に求められる機能が実装されていることを確認する。	内部要求事項のテスト 要求事項のテスト
2	構造	計算式	計算式から入力値および得られる結果を関値に分割し、関値内の代表値を使用して確認する。	代表値のテスト／関値分割
3			計算式から入力値および得られる結果の取り得る値の範囲をチェックし、境界値として最大／最小値及び最大値+1／最小値-1を入力して動作に問題ないかを検証する。	境界値分析
4			計算式の関値（計算結果が連続でなくなる点）を入力して動作に問題ないかを検証する。	計算式の関値テスト
5			関値の前後の値をテストケースとして挙げる。計算式の結果、前あるいはのりになる場合に起因する例外を入力して動作に問題ないかを検証する。	エラー一連テスト
6			No. 2～5の計算式についてのテストケースを実施した結果、0除算とならないことを確認する。	モジュール内検証のテスト
7			条件分岐	
8			全ての分岐条件が正しいかを確認する。	
9			条件項を関値に分割し、関値内の代表値を入力して動作に問題ないかを検証する。	
10			条件項 (H1) の関値クラスの境界値をチェックし、境界値として最大／最小値及び最大値+1／最小値-1を入力して動作に問題ないかを検証する。	
11			MC/DC を実施する場合、各条件項のとりうる結果 (TRUE/FALSE) を少なくとも一度は実行し、各々の条件項の TRUE/FALSE と判定結果 (TRUE/FALSE) の組み合わせを使用して確認する。	
12			条件網羅 (C1) を実施する場合、各条件のとりうる結果 (TRUE/FALSE) を少なくとも一度は実行するように確認する。	
			複合条件網羅 (C2) を実施する場合、複数の条件で各条件のとりうる結果 (TRUE/FALSE) の組み合わせを全て実行するように確認する。	

補足資料-C 入力値指標の例

●境界値分析

境界値分析により、変数 “x” の取り得る値の範囲について、その最小境界値、最大境界値に対して、以下の試験値を設定する。それぞれの値は、境界値を含む／含まない場合で、意味付けが異なるが、有効関値クラスと無効関値クラスの切り替わる際の確認は行える。

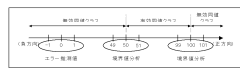


●無効な値

極端な値として、試験対象となる変数の型の取り得る最大、および最小値に対する境界値を試験値として設定する。試験値の性質上、最大値+1 および、最小値-1 は無効とする。この試験値によるテストは、入力パラメータに対する動作確認を想定している。そのため、外部変数等のシステムが保持するデータに対するテストに本試験値は適用せず、サービスコールの入力に対してのみ適用する。

●エラー一連

符号が変わる境界値については、エラー一連試験として必ず試験を実施する。



エラー一連試験として -1, 0, 1 を設定しているが、変数が符号無し (unsigned) の場合、エラー一連試験値は 0, 1 となる。